



DATASHEET

VSKE270-20

Giới thiệu	DIODE GEN PURP 2KV 270A MAGNAPAK	
Loại sản phẩm	Diode - Bộ chỉnh lưu - Đơn	
Nhà sản xuất	Electro-Films (EFI) / Vishay	
Website	demo.semitech.vn	
Báo giá & đặt hàng	Hotline: 0335260538 - admin@semitech.vn	

Thông tin sản phẩm

VSKE270-20 là hàng mới và nguyên bản, Tìm cổ phiếu linh kiện điện tử VSKE270-20, Bảng dữ liệu, hàng tồn kho và giá tại **Semitech.vn** trực tuyến, Đặt hàng VSKE270-20 Vishay Semiconductor Diodes Division với sự bảo đảm và tin cậy từ Giới hạn công nghệ **Semitech.vn**. Giao hàng qua DHL / FedEx / UPS. Thanh toán bằng chuyển khoản hoặc PayPal là OK.

Mã SP	VSKE270-20	Thông tin sản phẩm	DIODE GEN PURP 2KV 270A MAGNAPAK
Loại sản phẩm	Diode - Bộ chỉnh lưu - Đơn	Nhà sản xuất	Electro-Films (EFI) / Vishay
Gói / Trường hợp	Bulk	Voltage - DC Xếp (VR) (Max)	2000V (2kV)
Gói thiết bị nhà cung cấp	MAGN-A-PAK®	Tốc độ	Standard Recovery >500ns, > 200mA (Io)
Bao bì	Bulk	Gói / Case	3-MAGN-A-PAK™
gắn Loại	Chassis Mount	Loại diode	Standard
Hiện tại - Xếp Rò rỉ @ VR	50mA @ 2000V	Hiện tại - Trung bình sửa chữa (Io)	270A
Báo giá & đặt hàng	Hotline: 0335260538 - admin@semitech.vn		



Danh mục sản phẩm

1. [Các mô-đun điều khiển năng lượng](#)
2. [Diode - Bộ chỉnh lưu - Đơn](#)
3. [Diode - Bộ chỉnh lưu - Mảng](#)
4. [Diode - Bộ chỉnh lưu cầu](#)
5. [Điốt - điện dung biến thiên \(Varicaps, Varactors\)](#)
6. [Điốt - RF](#)
7. [Điốt - Zener - Đơn](#)
8. [Điốt - Zener - mảng](#)
9. [Thyristor - DIACs, SIDACs](#)
10. [Thyristor - SCR](#)
11. [Thyristor - SCRs - Các mô-đun](#)
12. [Thyristor - TRIAC](#)
13. [Transistors - FETs, MOSFETs - RF](#)
14. [Transistors - lưỡng cực \(BJT\) - RF](#)
15. [Transistors - Mục đích đặc biệt](#)
16. [Transistor - FETs, MOSFETs - Đơn](#)
17. [Transistor - FETs, MOSFETs - Mảng](#)
18. [Transistor - IGBT - Đơn](#)
19. [Transistor - IGBT - Mảng](#)
20. [Transistor - IGBTs - Các mô-đun](#)
21. [Transistor - JFETs](#)
22. [Transistor - Lập trình Unijunction](#)
23. [Transistor - lưỡng cực \(BJT\) - đơn](#)
24. [Transistor - lưỡng cực \(BJT\) - đơn, Pre-Biased](#)
25. [Transistor - Lưỡng cực \(BJT\) - Mảng](#)
26. [Transistor - Lưỡng cực \(BJT\) - Mảng, Pre-Biased](#)