


# DATASHEET

<b>VI-J00-CY/F4</b>			
Giới thiệu	IGBT Modules		
Loại sản phẩm	Transitor - IGBTs - Các mô-đun		
Nhà sản xuất	VICOR		
Website	<a href="http://demo.semitech.vn">demo.semitech.vn</a>		
Báo giá & đặt hàng	<a href="tel:0335260538">Hotline: 0335260538</a> - <a href="mailto:admin@semitech.vn">admin@semitech.vn</a>		
<b>Thông tin sản phẩm</b>			
VI-J00-CY/F4 là hàng mới và nguyên bản, Tìm cổ phiếu linh kiện điện tử VI-J00-CY/F4, Bảng dữ liệu, hàng tồn kho và giá tại <b>Semitech.vn</b> trực tuyến, Đặt hàng VI-J00-CY/F4 VICOR với sự bảo đảm và tin cậy từ Giới hạn công nghệ <b>Semitech.vn</b> . Giao hàng qua DHL / FedEx / UPS. Thanh toán bằng chuyển khoản hoặc PayPal là OK.			
Mã SP	<b>VI-J00-CY/F4</b>	Thông tin sản phẩm	IGBT Modules
Loại sản phẩm	Transitor - IGBTs - Các mô-đun	Nhà sản xuất	VICOR
Condition	New Original Stock	Sự bảo đảm	100% Perfect Functions
Thời gian dẫn	2-3days after payment.	Thanh toán	PayPal / Telegraphic Transfer / Western Union
Giao hàng bằng	DHL / Fedex / UPS	Hải cảng	HongKong
Báo giá & đặt hàng	<a href="tel:0335260538">Hotline: 0335260538</a> - <a href="mailto:admin@semitech.vn">admin@semitech.vn</a>		

## Danh mục sản phẩm

1. Các mô-đun điều khiển năng lượng
2. Diode - Bộ chỉnh lưu - Đơn
3. Diode - Bộ chỉnh lưu - Mảng
4. Diode - Bộ chỉnh lưu cầu
5. Điốt - điện dung biến thiên (Varicaps, Varactors)
6. Điốt - RF
7. Điốt - Zener - Đơn
8. Điốt - Zener - mảng
9. Thyristor - DIACs, SIDACs
10. Thyristor - SCR
11. Thyristor - SCRs - Các mô-đun
12. Thyristor - TRIAC
13. Transistors - FETs, MOSFETs - RF
14. Transistors - lưỡng cực (BJT) - RF
15. Transistors - Mục đích đặc biệt
16. Transistor - FETs, MOSFETs - Đơn
17. Transistor - FETs, MOSFETs - Mảng
18. Transistor - IGBT - Đơn
19. Transistor - IGBT - Mảng
20. Transistor - IGBTs - Các mô-đun
21. Transistor - JFETs
22. Transistor - Lập trình Unijunction
23. Transistor - lưỡng cực (BJT) - đơn
24. Transistor - lưỡng cực (BJT) - đơn, Pre-Biased
25. Transistor - Lưỡng cực (BJT) - Mảng
26. Transistor - Lưỡng cực (BJT) - Mảng, Pre-Biased