


DATASHEET

MIXA40W1200TMH			
Giới thiệu	IGBT MODULE 1200V 40A		
Loại sản phẩm	Transitor - IGBTs - Các mô-đun		
Nhà sản xuất	IXYS		
Website	demo.semitech.vn		
Báo giá & đặt hàng	Hotline: 0335260538 - admin@semitech.vn		
Thông tin sản phẩm			
MIXA40W1200TMH là hàng mới và nguyên bản, Tìm cổ phiếu linh kiện điện tử MIXA40W1200TMH, Bảng dữ liệu, hàng tồn kho và giá tại Semitech.vn trực tuyến, Đặt hàng MIXA40W1200TMH IXYS với sự bảo đảm và tin cậy từ Giới hạn công nghệ Semitech.vn . Giao hàng qua DHL / FedEx / UPS. Thanh toán bằng chuyển khoản hoặc PayPal là OK.			
Mã SP	MIXA40W1200TMH	Thông tin sản phẩm	IGBT MODULE 1200V 40A
Loại sản phẩm	Transitor - IGBTs - Các mô-đun	Nhà sản xuất	IXYS
Voltage - Collector Emitter Breakdown (Max)	1200V	VCE (trên) (Max) @ Vge, Ic	2.1V @ 15V, 35A
Gói thiết bị nhà cung cấp	MiniPack2	Power - Max	195W
Gói / Case	MiniPack2	Nhiệt độ hoạt động	-40°C ~ 125°C (TJ)
NTC Thermistor	Yes	gắn Loại	Chassis Mount
Đầu vào	Standard	Loại IGBT	PT
Hiện tại - Collector Cutoff (Max)	150µA	Hiện tại - Collector (Ic) (Max)	60A
Cấu hình	Three Phase Inverter with Brake	-	
Báo giá & đặt hàng	Hotline: 0335260538 - admin@semitech.vn		

Danh mục sản phẩm

1. Các mô-đun điều khiển năng lượng
2. Diode - Bộ chỉnh lưu - Đơn
3. Diode - Bộ chỉnh lưu - Mảng
4. Diode - Bộ chỉnh lưu cầu
5. Điốt - điện dung biến thiên (Varicaps, Varactors)
6. Điốt - RF
7. Điốt - Zener - Đơn
8. Điốt - Zener - mảng
9. Thyristor - DIACs, SIDACs
10. Thyristor - SCR
11. Thyristor - SCRs - Các mô-đun
12. Thyristor - TRIAC
13. Transistors - FETs, MOSFETs - RF
14. Transistors - lưỡng cực (BJT) - RF
15. Transistors - Mục đích đặc biệt
16. Transistor - FETs, MOSFETs - Đơn
17. Transistor - FETs, MOSFETs - Mảng
18. Transistor - IGBT - Đơn
19. Transistor - IGBT - Mảng
20. Transistor - IGBTs - Các mô-đun
21. Transistor - JFETs
22. Transistor - Lập trình Unijunction
23. Transistor - lưỡng cực (BJT) - đơn
24. Transistor - lưỡng cực (BJT) - đơn, Pre-Biased
25. Transistor - Lưỡng cực (BJT) - Mảng
26. Transistor - Lưỡng cực (BJT) - Mảng, Pre-Biased